



CORPORACION UNIVERSITARIA
AUTONOMA
DEL CAUCA

FACULTAD INGENIERÍA
PROGRAMA INGENIERIA ELECTRÓNICA
HORARIO DE CLASE PRIMER PERIODO ACADÉMICO DE 2012

Salon: J. DIURNA

Semestre: **SEXTO**

Salon: J. NOCTURNA

HORA	LUNES	MARTES	MIERCOLES	JUEVES	VIERNES	SABADO
07-08 a.m				Metodología del Desarrollo del Software 402		
08-09 a.m				Metodología del Desarrollo del Software 402		
09-10 a.m	Sistemas de Control I 406	Sistemas de Control I Centro Informático		Teoría Económica 404		
10-11 a.m	Sistemas de Control I 406	Sistemas de Control I Centro Informático		Teoría Económica 404		
11-12 a.m	Circuitos de Potencia 302	Circuitos Digitales III Sede Laboratorio		Circuitos de Potencia 402		
12-01 p.m	Circuitos de Potencia 302	Circuitos Digitales III Sede Laboratorio		Circuitos de Potencia 402		

01-02 p.m						
02-03 p.m			Metodología del Desarrollo del Software Centro Informático			
03-04 p.m			Metodología del Desarrollo del Software Centro Informático			
04-05 p.m			Circuitos Digitales III Sede Laboratorio			
05-06 p.m			Circuitos Digitales III Sede Laboratorio			

06-07 p.m						
07-08 p.m						
08-09 p.m						
09-10 p.m						

MATERIA	DOCENTE DIURNO	DOCENTE NOCTURNO	Hrs Sem.
Sistemas de Control I	VERA HERNÁNDEZ DIDIER FERNEY		4
Metodología del Desarrollo del Software	CASTILLO LANDÍNEZ SANDRA PATRICIA		4
Circuitos de Potencia	OBANDO DÍAZ FRANCISCO FRANCO		4
Circuitos Digitales III (Microcontroladores)	REALPE MARTÍNEZ FABIO HERNÁN		4
Teoría Económica (II Elect. -Sist. VIII)	ROA MUÑOZ EDUARDO ALBERTO		2
			18